



Tentti 11.10.2005

- 1) Selitä **lyhyesti** mutta tyhjentävästi seuraavat termit: (12p)
 - a) DUT
 - b) VSWR
 - c) Netlist
 - d) TEL
 - e) LVS
 - f) S-parametrit
 - g) Signal Pin (PADS)
 - h) CAE
 - i) Monte Carlo
 - j) VHDL
 - k) EMI
 - l) BOM

- 2) Kuvaile tyypillisen tuotekehitysprojektin kulku (asiakas=>tuotekehitys=>tuotanto) ja luettele projektin aikana syntyvät dokumentit. Miten suunnitteluohjelmistot tukevat projektin dokumentointia? (12p)

- 3) Minkätyyppiseen elektroniikkasuunnitteluun (analogia / digitaali / IC / EMC / RF / RFIC) seuraavat suunnitteluvaiheet kuuluvat ja mitä kyseiset suunnitteluvaiheet pääpiirteittäin pitävät sisällään? (6p)
 - Layout-tason simulointi
 - Terminointi
 - Ekstraktointi

- 4) Mitä eri vaiheita piirilevysuunnitteluprosessi pitää sisällään, kun liikkeelle lähdetään valmiista piirikaaviosta ja tuloksena on valmis layout? (5p)

- 5) Vastasiko kurssi odotuksiasi? Jos vastasi, niin oliko kurssista mielestäsi muutakin hyötyä kuin ansaitut opintoviikot. Jos ei vastannut, niin miksi? (1p)

