

74560 Nopeat Integroidut Piirit/Eero Ristolainen

- 1. HEMT-transistori 6p**
- 2. Miten vähennetään Si-pohjaisten piirien kohinaa (perustelee) 6p**
- 3. A)Ge käyttö BJT-transistoreissa (edut ja haitat) 4p
B) Ge käyttö CMOS-transistoreissa 2p**
- 4. Mitä näkökohtia on huomioitava, kun käyttää GaAs HBT transistoreja nopeiden elektroniikkapiirien suunnittelussa? 6p**
- 5. SOI:n hyödyt LNA:ssa 6p**